



UNIVERSIDAD NACIONAL JOSÉ FAUSTINO SÁNCHEZ CARRIÓN
FACULTAD DE INGENIERIA INDUSTRIAL, SISTEMAS E INFORMATICA



DEPARTAMENTO ACADÉMICO DE INGENIERIA DE SISTEMAS, INFORMATICA Y ELECTRONICA

PLAZAS DE CONCURSO PÚBLICO PARA CONTRATO DOCENTE SEMESTRE ACAD. 2018

NIVEL PREGRADO – FUENTE DE FINANCIAMIENTO: RECURSOS ORDINARIOS

N°	PERFIL	ASIGNATURAS	E.P	CICLO	SECCION	HT	HP	TH	
1	Contratado B - 32 horas (DC B1) Ingeniero Electrónico o Licenciado en la Especialidad de Electrónica Colegiado y habilitado Grado de Maestro Experiencia profesional	Circuitos digitales	IELEC	03	A	2	2	4	
		Sistemas digitales	IELEC	04	A	2	4	6	
		Dispositivos electrónicos	IELEC	06	B	0	4	4	
		Circuitos analógicos II	IELEC	06	A	0	6	6	
		TOTAL DE HORAS LECTIVAS							20
		HORAS NO LECTIVAS							
		Preparación de Clases							6
		Comisiones de trabajo académico							6
		TOTAL DE HORAS							32